

# Mentorengenehmigung der Vertiefungsfächer

**Vertiefungsrichtung: Technische Informatik**

Student/in Name, Vorname:

Matrikel-Nr.:

Mentor/in Name, Vorname: Obermaisser, Roman

Laufende Nummer:

Bitte geben Sie unter „Laufende Nummer“ an, ob es sich um Ihre erste, zweite, etc. Mentorengenehmigung handelt. Bei der **ersten Mentorengenehmigung** verwenden Sie bitte **nur die linke Spalte** („Belegung“), bei **Änderungsanträgen** füllen Sie bitte **alle Spalten** aus, wobei Sie in der linken Spalte die **aktuelle Belegung** angeben, in den beiden folgenden Spalten die gewünschten **Änderungen**.

Zu wählen sind Studienleistungen im Gesamtvolumen von 20 LP im Kernbereich und 45 LP in der Vertiefung. Pflichtfächer sind **nicht** aufgeführt, Vertiefungsfächer, die auf jeden Fall belegt werden müssen, sind bereits angekreuzt. Die Fächer können nur gemeinsam mit dem Mentor genehmigt werden. Die genehmigten Fächer sind verbindlich.

**Kernfächer**

Fach	Semester	LP	immer ausfüllen	Nur bei Änderungsanträgen	
			Belegung <sup>1</sup>	Entfernen <sup>2</sup>	Hinzufügen <sup>3</sup>
Algorithmik I	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Computergraphik II	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Datenbanksysteme II	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Embedded Systems	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Logik II	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Parallelverarbeitung	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Rechnerarchitekturen II	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Rechnernetze II	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Softwaretechnik II	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>

Umfang der gewählten Kernfächer:  LP (Sollumfang: 20 LP)

- Bei **Erstgenehmigungen** kreuzen Sie hier **alle** Module an, die Sie wählen wollen, bei **Änderungsanträgen** kreuzen Sie hier bitte **alle** Module an, für die Sie **bisher** eine Mentorengenehmigung hatten.
- Bitte kreuzen Sie hier alle Module an, die Sie jetzt **abwählen** wollen. Beachten Sie, dass Sie Module, in denen Sie bereits einmal zur Prüfung angetreten sind, **nicht** abwählen können!
- Bitte kreuzen Sie hier alle Module an, die Sie jetzt **neu** genehmigt haben wollen.

## Informatik-Vertiefung

Fach	Semester	LP	<div style="display: flex; justify-content: space-between;"> <span>immer ausfüllen</span> <span>Nur bei Änderungsanträgen</span> </div>		
			Belegung	Entfernen	Hinzufügen
Communications Engineering / ANT (*) neuer Titel: Signals and Systems I	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Decision Making	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Deep Learning	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Deep Learning (4INFMA204)	WiSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Development of the Embedded Systems with FPGAs	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Development of Embedded System using FPGAs (4INFMA100)	WiSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Digitale Kommunikationstechnologie I (*)	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Digitale Kommunikationstechnologie II (*)	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Embedded Control (*)	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Embedded Systems	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Estimation Theory	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Fortgeschrittene Halbleiter- u. Mikroelektronik I (*)	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Fortgeschrittene Halbleiter- u. Mikroelektronik II (*)	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Halbleiterelektronik I (*)	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Halbleiterelektronik II (*)	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Introduction to Artificial Intelligence	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Kommunikations- und Informationssicherheit I	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Kommunikations- und Informationssicherheit II	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Mikrosystementwurf - Fertigung (bis inkl. SoSe 22)	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mikrosystementwurf - Geometrie	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
ab SoSe 23: Digital IC Design (4ETMA304)	SoSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mikrosystementwurf - Test	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Microsystem Fabrication & Test (4ETMA355)	WiSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mikrosystementwurf - Verhalten (bis inkl. SoSe 22)	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Rechnerarchitekturen II	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Robotik I	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Robotik II	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Speichertechnologien	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Speichertechnologien (4INFMA102)	SoSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Statistische Lerntheorie	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Statistical Learning Theory (4INFMA203)	SoSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Stochastics Models (*)	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>

Telematik - Multimedia	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Telematik - Multimedia (4INFMA900)	WiSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Telematik - Technologien und Anwendungen	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Telematik - Technologien und Anwendungen (4INFMA901)	SoSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Ubiquitous Computing	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Ubiquitous Computing (4INFMA305)	jedes	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Verteilte Systeme (bis inkl. SoSe 22)	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
ab WiSe 23/24: Verteilte Systeme (4INFBA303)	WiSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
			<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
			<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>

(\*) Diese Module werden voraussichtlich ab WiSe 22/23 auf ein 3/6/9 LP Raster umgestellt.

**Umfang der gewählten Vertiefungsfächer:**  LP (Sollumfang: 45 LP)

Der Sollumfang von 45 LP darf nicht mehr als zwingend notwendig überschritten werden. Die über den Sollumfang hinausgehenden LPs des am schlechtesten benoteten Moduls werden vom Prüfungsamt automatisch als freiwillige Zusatzleistung verbucht. Falls Sie eine abweichende Verbuchung wünschen, teilen Sie dies bitte **rechtzeitig** dem Prüfungsamt mit!

Auflagen-Module		immer ausfüllen		Nur bei Änderungsanträgen	
		Belegung	Entfernen	Hinzufügen	
Fach	LP				
		<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	
		<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	
		<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	

### Anmerkungen:

Ort, Datum

Unterschrift beratende/r Mentor/in

Unterschrift Student/in

Unterschrift PA-Vorsitzende/r