

Mentorengenehmigung der Vertiefungsfächer

Vertiefungsrichtung: Technische Informatik

Student/in Name, Vorname: Matrikel-Nr.:

Mentor/in Name, Vorname: Obermaisser, Roman Laufende Nummer:

Bitte geben Sie unter „Laufende Nummer“ an, ob es sich um Ihre erste, zweite, etc. Mentorengenehmigung handelt. Bei der **ersten Mentorengenehmigung** verwenden Sie bitte **nur die linke Spalte** („Belegung“), bei **Änderungsanträgen** füllen Sie bitte **alle Spalten** aus, wobei Sie in der linken Spalte die **aktuelle Belegung** angeben, in den beiden folgenden Spalten die gewünschten **Änderungen**.

Zu wählen sind Studienleistungen im Gesamtvolumen von 35 LP im Kernbereich und 45 LP in der Vertiefung. Pflichtfächer sind **nicht** aufgeführt, Vertiefungsfächer, die auf jeden Fall belegt werden müssen, sind bereits angekreuzt. Die Fächer können nur gemeinsam mit dem Mentor genehmigt werden. Die genehmigten Fächer sind verbindlich.

Kernfächer

Fach	Semester	LP	immer ausfüllen	Nur bei Änderungsanträgen	
			Belegung ¹	Entfernen ²	Hinzufügen ³
Betriebssysteme I	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Compilerbau I	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Computergraphik I	--	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Einführung in Visual Computing	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Datenbanksysteme I	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
neu: Embedded Systems	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Logik I	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
neu: Machine Learning (Introduction to Machine Learning)	jedes	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Rechnerarchitekturen I	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Rechnernetze I	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Softwaretechnik I	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Wissensbasierte Systeme I	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-

Umfang der gewählten Kernfächer: LP (Sollumfang: 35 LP)

- Bei **Erstgenehmigungen** kreuzen Sie hier **alle** Module an, die Sie wählen wollen, bei **Änderungsanträgen** kreuzen Sie hier bitte **alle** Module an, für die Sie **bisher** eine Mentorengenehmigung hatten.
- Bitte kreuzen Sie hier alle Module an, die Sie jetzt **abwählen** wollen. Beachten Sie, dass Sie Module, in denen Sie bereits einmal zur Prüfung angetreten sind, **nicht** abwählen können!
- Bitte kreuzen Sie hier alle Module an, die Sie jetzt **neu** genehmigt haben wollen.

Vertiefungspraktikum (genau eines ist zu belegen)

Prüfungsnummer zur Anmeldung in unisono: 804610

Fach	Semester	LP	Nur bei Änderungsanträgen		
			Belegung	Entfernen	Hinzufügen
Computergraphik Praktikum	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Effizientes Programmieren	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Vertiefungspraktikum Embedded Systems	jedes	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Rechnernetze-Praktikum	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>

Informatik-Vertiefung

Fach	Semester	LP	Nur bei Änderungsanträgen		
			Belegung	Entfernen	Hinzufügen
Aufbau- und Verbindungstechnik	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Development of the Embedded Systems with FPGAs	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Development of Embedded System using FPGAs (4INFMA100)	WiSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Einführung in die Regelungstechnik	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Embedded Control	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Embedded Systems (Kann nur gewählt werden, wenn es nicht schon als Kernfach belegt wurde)	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Fahrerassistenzsysteme	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Grundlagen der Elektrotechnik I	jedes	5	<input checked="" type="checkbox"/>	-	-
Grundlagen der Elektrotechnik II	WiSe	5	<input checked="" type="checkbox"/>	-	-
Grundlagen der Nachrichtentechnik für Informatiker	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Grundlagen der Signal- und Systemtheorie	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Halbleiter- und Schaltungstechnik	WiSe + SoSe	10	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
In Car- und Car-to-X-Kommunikation	---	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mathematik für Elektrotechnik-Ingenieure I (Dieses Modul ist verpflichtend zu belegen, sofern im Pflichtbereich noch das Modul „Lineare Algebra“ erbracht wurde. Wurde bereits das neue Modul „Mathematik I (4MATHBAEX01)“ erbracht, darf „Mathematik für Elektrotechnik-Ingenieure I“ nicht gewählt werden.)	jedes	8	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mathematik für Elektrotechnik-Ingenieure II	SoSe	8	<input checked="" type="checkbox"/>	-	-
Mathematik für Elektrotechnik-Ingenieure III a	WiSe	4	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>

Mikroelektronik I / Microelectronics I	WiSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mikroelektronik II / Microelectronics II	SoSe	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mikrosystementwurf - Fertigung	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
Mikrosystementwurf - Geometrie	---	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
neu: Digital IC Design (4ETMA304)	SoSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mikrosystementwurf - Test	---	5	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
neu: Microsystem Fabrication & Test (4ETMA355)	WiSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Mikrosystementwurf - Verhalten	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Rechnerarchitekturen I (4INFBA010)	SoSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Telematik - Technologien und Anwendungen	---	5	<input type="checkbox"/>	<input type="checkbox"/>	-
neu: Telematik - Technologien und Anwendungen (4INFMA901)	SoSe	6	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
			<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
			<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>

Umfang der gewählten Vertiefungsfächer: LP (Sollumfang: 45 LP)

Der Sollumfang von 45 LP darf nicht mehr als zwingend notwendig überschritten werden. Die über den Sollumfang hinausgehenden LPs des am schlechtesten benoteten Moduls werden vom Prüfungsamt automatisch als freiwillige Zusatzleistung verbucht. Falls Sie eine abweichende Verbuchung wünschen, teilen Sie dies bitte **rechtzeitig** dem Prüfungsamt mit!

Anmerkungen:

Ort, Datum

Unterschrift beratende/r Mentor/in

Unterschrift Student/in

Unterschrift PA-Vorsitzende/r